## PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2004-149892

(43)Date of publication of application: 27.05.2004

(51)Int.Cl.

C23C 16/34 H01L 21/28 H01L 21/285 H01L 21/3205

(21)Application number: 2002-318776

(22)Date of filing:

31,10,2002

(71)Applicant : APPLIED MATERIALS INC

(72)Inventor: YOKOYAMA YASUNORI

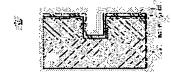
HIZUME SHUNICHI

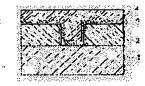
# (54) METHOD OF FORMING TITANIUM NITRIDE FILM (57) Abstract:

PROBLEM TO BE SOLVED: To provide a method of forming a TiN film by which the uniformity of the film thickness or film quality in a TiN film can be improved. SOLUTION: In the method of forming a TiN film, at first, a first TiN film 5 is formed on the film forming face (silicon oxide) 2 in a substrate 1 by a first film forming gas consisting of gaseous TiCl4 and gaseous NH3 controlled so that the the gaseous TiCl4 lies in a feed rate-determining state. Next, a second TiN film 6 is formed on the first TiN film 5 by a second film forming gas consisting of gaseous TiCl4 and gaseous NH3 controlled so that the gaseous TiCl4 lies in a reaction rate-determining state. Thus, the film thickness or film quality of the first and second TiN films 5 and 6 are made uniform on the whole.









#### LEGAL STATUS

[Date of request for examination]

Date of sending the examiner's decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

#### (19) 日本国特許庁(JP)

### (12)公開特許公報(A)

(11)特許出願公開番号

特開2004-149892 (P2004-149892A)

(43) 公開日 平成16年5月27日(2004.5.27)

(51) Int. C1. 7	FI		テーマコード(参考)
C23C 16/34	C 2 3 C 16/34		4 K O 3 O
HO1L 21/28	HO1L 21/28	301R	4M1O4
HO1L 21/285	HO1L 21/285	С	5F033
HO1L 21/3205	HO1L 21/88	R	

		審查謂习	末 未請求 請求項の数 3 OL (全 9 頁)
(21) 出願番号	特願2002-318776 (P2002-318776)	(71) 出願人	390040660
(22) 出願日	平成14年10月31日 (2002.10.31)		アプライド マテリアルズ インコーポレ
			イテッド
			APPLIED MATERIALS, I
			NCORPORATED
			アメリカ合衆国 カリフォルニア州 95
			<b>054 サンタ クララ バウアーズ ア</b>
			ペニュー 3050
		(74) 代理人	100088155
			弁理士 長谷川 芳樹
		(74) 代理人	100094318
			弁理士 山田 行一
		(74) 代理人	100104282
			弁理士 鈴木 康仁
			最終頁に続く

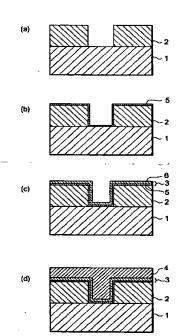
#### (54) 【発明の名称】 窒化チタン膜の形成方法

#### (57)【要約】

【課題】TiN膜の膜厚又は膜質の均一性をより向上させることのできるTiN膜形成方法を提供すること。

【解決手段】本発明によるTiN膜の形成方法は、まず、TiCl4 ガスが供給律速となるよう調整されたTiCl4 ガスとNH3 ガスからなる第1の成膜ガスにより第1のTiN膜5を基板1の被膜形成面(酸化珪素)2上に形成し、次いで、TiCl4 ガスが反応律速となるよう調整されたTiCl4 ガスとNH3 ガスからなる第~2の成膜ガスにより第2のTiN膜6を第1のTiN膜5上に形成することを特徴とする。これにより、第1と第2のTiN膜5.6は全体として膜厚又は膜質が均一なものとなる。

【選択図】 図1



#### 【特許請求の範囲】

#### 【請求項1】

基板の酸化珪素表面又は珪素表面上に窒化チタン膜を形成する方法において、

前記基板が配置された処理チャンパ内に塩化チタンガスとアンモニアガスを主成分とする 第1の成膜ガスを導入し、前記基板の前記被膜形成面上に第1の窒化チタン膜を熱CVD 法により成膜する第1ステップと、

前記第1ステップの後、前記処理チャンパ内に塩化チタンガスとアンモニアガスを主成分とする第2の成膜ガスを導入し、前記第1の窒化チタン膜上に第2の窒化チタン膜を熱CVD法により成膜する第2ステップと

を含み、

前記第1の成膜がス中の塩化チタンがスが熱化学反応における供給律速となり且つアンモニアがスが反応律速となるよう塩化チタンがス及びアンモニアがスのそれぞれの前記処理チャンパ内への導入量を調整し、

前記第2の成膜がス中の塩化チタンがスが熱化学反応における反応律速となり且つアンモニアがスが供給律速となるよう塩化チタンがス及びアンモニアがスのせれぜれの前記処理チャンパ内への導入量を調整したことを特徴とする窒化チタン膜の形成方法。

【韻求項2】

前記第1の窒化チタン膜の膜厚は100オングストローム(10nm)以下であることを特徴とする請求項1に記載の窒化チタン膜の形成方法。

【請求項3】

前記第1の窒化チタン膜と前記第2の窒化チタン膜の厚さの総計は150~500オングストローム(15~50nm)であることを特徴とする請求項2に記載の窒化チタン膜の形成方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、例えば半導体製造等で用いられる成膜技術に関し、特にCVD(化学気相堆積)法により形成される窒化チタン(TiN)膜の膜質ないしは膜厚の均一性を向上させるための手段に関する。

[0002]

【従来の技術】

近年、半導体製造においては、配線形成やコンタクトホールの埋込み等のために、タンゲステン(W)やアルミニウム(AI)を成膜する方法が広く採用されている。また、W膜やAI膜を二酸化珪素(SiO2)膜等の被膜形成面(下地層)上に直接形成した場合、被膜形成面にWやAIの拡散が生じて膜質が不安定なものとなるおされがあるため、従来においては、被膜形成面上にTiN膜を形成し、その上にW膜又はAI膜を形成することとしている(特許文献 1 参照)。

[0008]

TiN膜の成膜方法としては、塩化チタン(TiCl4)がス及びアンモニア(NH3)がスを用いての熱CVD法が一般的である。また、近年の半導体デバイスの高集積化、微細化に伴って良好なステップカバレッジを得ることが必要なことから、TiCl4がスの導入流量をNH3がスの流量に対して熱化学反応的に供給過多の状態、すなわちTiCl4がスが熱化学反応における反応律速となる状態とすることが一般的であった。例えば、NH3がスを1005ccmの流量で処理チャンバに導入した場合、TiCl4がスを170m9m程度の流量としている。

[0004]

【特許文献1】

特開平7-201779号公報

[0005]

【発明が解決しようとする課題】

10

20

30

ところで、TiN膜の形成は、SiO₂膜のような酸化珪素表面や珪素単結晶表面の全域 にわたり膜厚ないしは膜質が可能な限り均一となるよう行うことが望ましい。

[0006]

さこで、本発明は、上述したような従来の方法よりも更にTiN膜の膜厚ないしは膜質の均一性が向上する新規なTiN膜形成方法を提供することを目的としている。

[0007]

【課題を解決するための手段】

上記目的を達成するために、本発明によるTiN膜の形成方法は、半導体ウェハ等の基板が配置された処理チャンパ内にTiCI4ガスとNHaガスを主成分とする第1のの酸化 建紫表面上に第1のTiN膜を熱 C VD法により形成する第1ステップの後、 知理チャンパ内にTiCi4ガスとNHaガスを主成分とする第2の成膜ガスを導入し、前記第1のTiN膜上に第2のTiCI4ガスを主成分とする第2の成膜ガスを含み、前記第1の成膜ガス中のTiCI4がスで、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、カー・フェーを対して、このであってもよい。

[0008]

本発明の方法によれば、第1のTiN膜及び第2のTiN膜から成る膜を1層のTiN膜として見た場合、このTiN膜は、従来の方法によるTiN膜(本発明でいうところの第2のTiN膜のみの膜)に比して、膜質ないしは膜厚がより均一なものとなる。

[0009]

なお、第1のTiN膜の膜厚は100オングストローム(10nm)以下、好ましくは80~100オングストローム(8~10nm)、より好ましくは50~70(8~7nm)であり、第1のTiN膜と第2のTiN膜の厚さの総計は150~500オングストローム(15~50nm)であることが好適である。

[0010]

【発明の実施の形態】

以下、図面を参照して本発明の好適な実施形態について詳細に説明する。図1は、本発明の方法によって半導体ウェハ(基根)1上のSiO₂ 膜2の上にTiN膜3を形成し、更にその上にW膜4を形成する場合の手順を示す図である。

[0011]

まず、熱CVD装置の処理チャンパ(図示しない)内にSiO $_2$  膜  $_2$  が既に形成された半導体ウェハ  $_3$  (図  $_4$  の( $_4$  )を照)を搬入すると共に、処理チャンパ内を約  $_4$  の  $_4$  つ  $_5$  に  $_5$  で  $_6$  の  $_6$  の  $_6$  )に減圧する。次いで、処理チャンパ内を加熱し、半導体ウェハ  $_4$  を  $_6$  の  $_6$  の  $_6$  の  $_6$  で  $_6$  の  $_6$  の  $_6$  で  $_6$  で  $_6$  の  $_6$  で  $_6$  で

[0012]

この処理では、NHョ ガスが熱化学反応の反応律速となるような流量とする。すなわち、例えばTiСl  $_4$  ガスの流量を10~100m9mの小流量としているのに対し、NHョ ガスは500Sccmの大流量としている。このようにNHョ に反応を支配させることで、ステップカバレージは低くなるが、十分なNHョ ガスをウェハ全面に吸着させTiCl  $_4$  が導入された際にウェ人全面に吸着したNHョ と反応することで均一な膜が形成されるという理由から、被膜形成面、すなわちSiO₂ 膜2上に、引き続き成膜される第2のTiN膜6の成長に有効な核ないしは種となるべき膜が形成されると考えられる。

[0018]

50

40

10

第1のTiN膜5の厚さは100オングストローム(10nm)以下、好ましくは約30~100オングストローム(3~10nm)、より好ましくは約50~70オングストローム(5~7nm)程度である。30オングストロームよりも薄いと、TiN膜成長の核としての機能が十分に発揮されず、また、100オングストロームを越えると、ステップカパレージに張影響を及ぼすおやれがあるからである。

[0014]

第1のTiN膜5 が形成されたならは、第1の成膜がスを処理チャンパから排出する。そして、前記処理チャンパ内の真空度及び温度を第1のTiN膜6を第1のTiN膜6を第1のTiN膜6を第1のTiN膜6を第1のTiN膜6を第1のTiN膜6を第1のアは、N膜6を第1のが膜がスと同様、TiCl4がス及び下は、カスを裏が、TiCl4がスが反応でより、カスをはないでは、カスの流量が例えば170m9mである場合、NHaがスの流量が例えば170m9mである場合、NHaがスの流量が明まによりであるので、ステップカパレーをあり、第1のTiN膜5に大変をあり、第1のTiN膜5でおっているので、第2のTiN膜5をなるTiN膜5かでまなっているので、第1と第2のTiN膜5をなるTiN膜3は、第2の成膜がスで第2のTiN膜のみをSiO₂膜上に直接形成する従来方法に比して、より均一な膜回りは膜厚となる。

[0015]

第1と第2のTiN膜5、6の膜厚の総計が所定値に達したならば、従来一般に行われているように、別の熱CVD装置(図示しない)に半導体ウェ人1を移し、タングステンヘキサフルオライド(WFe)及びシラン(SiH4)又はH~を処理チャンバ内に導入して熱化学反応によって第2のTiN膜6上にプランケットW膜4を形成する。勿論、均質で且つ膜厚が均一である第2のTiN膜6上に形成されたW膜4の膜質も向上される。W膜4の被膜形成面に対する拡散防止という観点では、第1と第2のTiN膜5、6の膜厚の総計は150~500オングストローム(15~50mm)程度であることが好適である。なお、500オングストロームまでとしたのは、その値を越えた場合、第1のTiN膜5の効果が薄れるため、膜質等の均一性は低下すると考えられるからである。

[0016]

以上、本発明の好適な実施形態について説明したが、本発明は上記実施形態に限定されないことは言うまでもない。例えば、第1及び第2の成膜がスには、他のがスが含まれていてもよい。また、TiN膜8上に形成される膜はAI膜やその他の材質の膜であってもよい。更に、TiN膜の下地もSiO₂に限られず、SiON、SiOC等の他の酸化珪素であってもよく、また、珪素でもよい。

[0017]

【実施例】

[0018]

まず、第1の実験では、表面に厚さ1000オングストローム(100nm)のSiO $_2$  膜が形成された半導体ウェハを用意し、本発明の実施例としてそのSiO $_2$  膜上に第1のTiN膜、更にその上に第2のTiN膜を形成した試料、及び、その比較例として第1のTiN膜のみを形成した試料を用意した。

[0019]

更に、実施例に係る試料としては、下の表1に示すように11種類用意した。すなわち、 第1のTiN膜を形成するための第1の成膜がスを、TiCl4がスの流量を15m9m 、30m9m、50m9mの3通りとして、それぞれについて第1のTiN膜の厚さを1

20

10

30

[0020]

一方、第1のTiN膜のみが形成された比較例に係る試料としては、実施例に係る試料について第2のTiN膜を形成していないものと、TiCI $_4$  がスの流量を15m9m、NH $_3$  がスの流量を500Sccmとして厚さ200オングストローム(20nm)の第1のTiN膜のみを形成したものとの、計9種を用意した。

[0021]

また、第2のTiN膜のみが形成された比較例に係る試料は、TiCl $_4$  がスの流量を170m9m-定、NH $_3$  がスの流量を100sccm-定として第2のTiN膜を形成したものである。第2のTiN膜の厚さは、100オングストローム(10nm)、130オングストローム(13nm)、150オングストローム(15nm)、200オングストローム(20nm)の4通りとした。

[0022]

TiN膜の膜質ないしは膜厚の均一性の評価方法としては種々考えられるが、本実験では、半導体ウェ八上の複数箇所でシート抵抗を測定してその標準偏差を求め、その値から膜厚又は膜質の均一性を判断するという方法を採用した。シート抵抗 [Ω/□] とは、単位幅、単位長さ当たりの抵抗値をいう。標準偏差の値は小さいほど、シート抵抗の分散の幅は小さく、よって膜質ないしは膜厚がより均一であることを示す。

[0023]

【表 1 】

20

試料		第1のTiN膜		第2のTiN膜		シート抵抗
		TiCl <sub>4</sub> (mgm)/NH <sub>3</sub> (seem)	膜厚(Å)	TiCl <sub>4</sub> (mgm)/NH <sub>3</sub> (secm)	膜厚(Å)	標準偏差
	1	15/500	50	170/100	150	2.51
実	2	15/500	7 0	170/100	130	2.41
	3	15/500	100	170/100	100	2.64
施	4	30/500	50	170/100	150	2.80
	5	30/500	7 0	170/100	130	2.47
例	6	30/500	100	170/100	100	2.89
	7	50/500	50	170/100	150	3. 15
	8	50/500	70	170/100	130	3.55
	9	50/500	100	170/100	100	3.89
	10	15/500	30	170/100	170	3.30
	11	15/500	10	170/100	190	3.60
	12	15/500	5 0		-	15.0
	13	15/500	7.0			13.8
	14	15/500	100	<del>-</del>	<del></del>	11.2
比	15	30/500	50	_		19.6
	16	30/500	7 0	_	_	14.3
較	17	30/500	100	<del>-</del>	_	10.0
	18	50/500	5 0	_	_	32.0
例	19	50/500	7 0	_	<del>-</del>	14.5
]	20	50/500	100	_		11.4
	21	15/500	200			3. 3
	20			170/100	100	4. 99
	21	<u> </u>	<u> </u>	170/100	130	4. 69
	22	<u> </u>	-	170/100	150	4.83
	23	<u> </u>		170/100	200	3.89

10

20

表1には第1の実験により得られた評価結果がシート抵抗標準偏差の値として示されている。この表1から明らかなように、本発明の方法によって膜質ないしは膜厚の均一性の高いTiN膜が得られることが分かる。なお、第1のTiN膜のみであっても、200オンプストロームを越えると、シート抵抗の標準偏差は低くなるが、第1のTiN膜はステップカバレージが低いという別の問題があるため、近年の半導体デバイスの微細化、高集積化には不適当である。

#### [0024]

なお、この第1の実験において本発明の方法でTiN膜を形成した後、厚さ4000オングストローム(400nm)のW膜を従来一般の方法で形成したが、良好な膜が得られた

#### [0025]

第2の実験では、試料として、表面に厚さ1000オングストローム(100mm)の8iの2膜が形成された半導体ウェハを用意した。そして、下の表2に示すように、本発明の実施例に係る試料として、TiCl4 ガスの流量を15m9m、NH3 ガスの流量を500Sccmとして厚さ50オングストローム(5mm)の第1のTiN膜をSiO₂膜上に形成し、その上に、TiCl4 ガスの流量を170m9m、NH3 ガスの流量を100Sccmとして厚さ150オングストローム(15mm)、250オングストローム(25mm)、350オングストローム(25mm)、350オングストローム(35mm)、450オングストローム(45mm)の第2のTiN膜をそれぞれ形成した4種の試料を作成した。

#### [0026]

また、比較例としては、第1のTiN膜は形成せずに、第2のTiN膜のみを形成した試料を4種用意した。それぞれの膜厚は、実施例の各試料の第1と第2のTiN膜の厚さの

50

総計と同じとなるよう、200オングストローム、300オングストローム、400オングストローム、50オングストロームとした。

[0027]

膜質ないしは膜厚の均一性の評価方法としては、第1の実験の場合と同様、シート抵抗の標準偏差を求める方法を採用した。

[0028]

【表 2 】

試料		第1のTiN膜		第2のTiN膜		シート抵抗
		TiCl <sub>4</sub> (mgm)/NH <sub>3</sub> (sccm)	膜厚(A)	TiCl <sub>4</sub> (mgm)/NH <sub>3</sub> (sccm)	膜厚(Å)	標準偏差
実	1	15/500	5.0	170/100	150	2. 51
施	2	15/500	50	170/100	250	3.43
例	3	15/500	5 0	170/100	350	3. 33
	4	15/500	50	170/100	450	4.14
比	5	_	_	170/100	200	3. 89
較	6	<del>-</del>	_	170/100	300	4.44
例	7		_	170/100	400	4. 58
	8	-		170/100	500	4, 13

20

10

表 2 には、この第 2 の実験による結果が示されており、図 2 はそれをグラフとしたものである。これらから、本発明の方法により膜質ないしは膜厚の均一性の高いTiN膜が得られることが理解されよう。また、本発明の方法によっても、膜厚の総計が 5 0 0 オングストロームを越えると、第 2 のTiN膜のみからなるものと効果においては差がなくなるが、これは第 2 のTiN膜が厚くなるにつれ、第 1 のTiN膜の効力が低減されるためと考えられる。

#### [0029]

この第2実験にて本発明の方法で形成されたTiN膜の上に、最上層として厚さ4000オングストローム(400mm)のW膜を従来一般の方法で形成したが、この場合も良好な結果が得られた。

[0030]

#### 【発明の効果】

以上述べたように、本発明によれば、W膜やAI膜の下地層として形成されるTiN膜の膜質ないしは膜厚がより均一となり、WやAIの拡散防止効果等が半導体ウェ八等の基板の全域において均等に得られることとなる。従って、最終製品となる半導体デバイスの性能や歩留まりの向上にも寄与することとなる。

#### 【図面の簡単な説明】

【図1】(a)~(d)は本発明の方法を用いてのTiN膜形成の手順を示す図である。

【図2】本発明による効果を示す実験結果を示すグラフである。

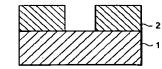
#### 【符号の説明】

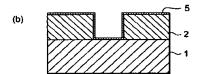
40

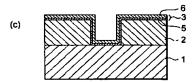
30

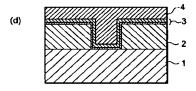
1 半導体ウェハ、2 SiO₂膜、3 TiN膜、4 W膜、5 第1のTiN膜、6 第2のTiN膜。

【図 1 】 (a)

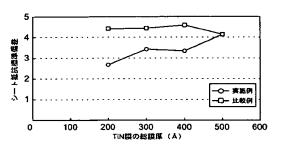








[22]



#### フロントページの続き

(72) 発明者 横山 靖典

千葉県成田市新泉14-8野毛平工業団地内 アフライド マテリアルズ ジャパン 株式会社内

(72) 発明者 樋爪 俊一

千葉県成田市新泉14-8野毛平工業団地内 アフライド マテリアルス ジャバン

F ターム(参考) 4K080 AA08 AA18 BA18 BA88 BB18 CA04 CA05 FA10 JA01 JA05

4M104 BB30 DD43 DD45 FF18 FF22 HH04

5F033 JJ08 JJ19 JJ33 NN06 NN07 PP01 PP04 PP06 PP33 RR04

XX28